

Mời các bạn cùng tham khảo hướng dẫn giải VBT Công nghệ 8 **Bài 56. Thực Hành : Vẽ sơ đồ nguyên lý mạch điện** hay, ngắn gọn được chúng tôi chọn lọc và giới thiệu ngay dưới đây nhằm giúp các em học sinh tiếp thu kiến thức và củng cố bài học của mình trong quá trình học tập môn Công nghệ.

Giải VBT Công nghệ lớp 8 Bài 56: Nội dung và trình tự thực hành trang 129

1. Phân tích mạch điện

Cho các mạch điện như hình dưới

a) Hãy điền các kí hiệu còn thiếu vào sơ đồ điện

b) Hãy điền tên gọi của các kí hiệu tương ứng với các chữ số trong hình vào bảng sau:

Lời giải:

Sơ đồ a Sơ đồ b Sơ đồ c Sơ đồ d

1. Bóng đèn 1. Bóng đèn 1. Vôn kế 1. Cầu chì

2. Ampe kế 2. Chấn lưu 2. Bóng đèn 2. Ổ điện

3. Vôn kế 3. Công tắc 3. Chấn lưu 3. Bóng đèn

4. Công tắc 4. Công tắc 4. Công tắc

c) *Tìm những chỗ sai của mạch điện*

- Hình a: công tắc mắc vào cực âm nguồn điện, ampe kế mắc song song bóng đèn, vôn kế mắc nối tiếp mạch.

- Hình b: Thiếu cầu chì, mất công tắc

- Hình c: Không công tắc.

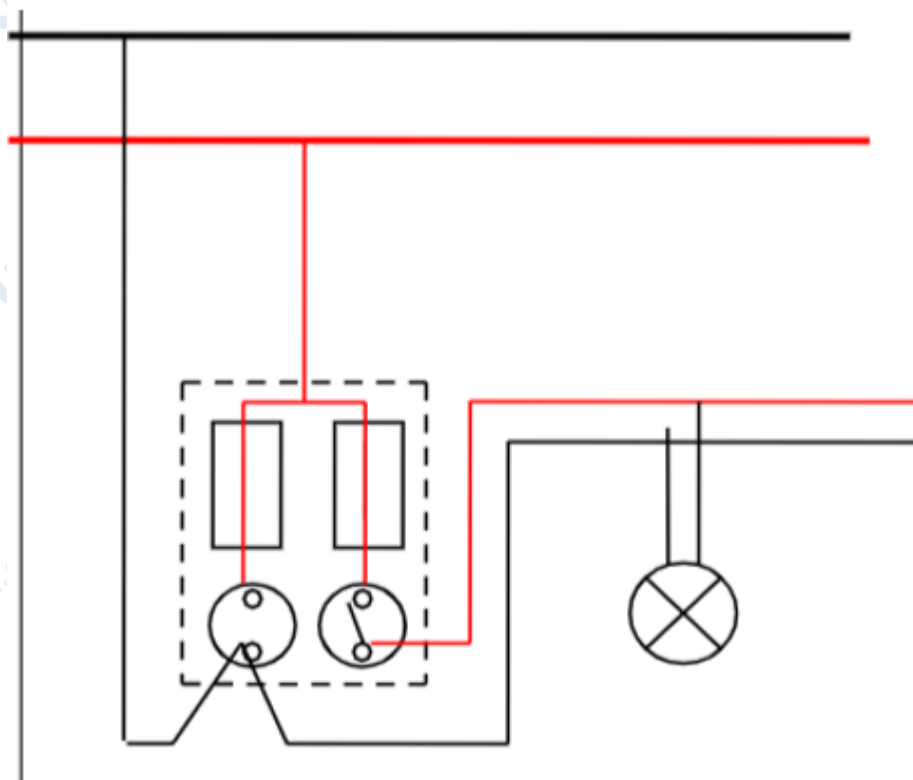
2. Vẽ sơ đồ nguyên lý mạch điện

Hãy vẽ sơ đồ nguyên lý của một số mạch điện hình 56.2 SGK

Giải vở bài tập Công nghệ lớp 8 Bài 56: Báo cáo thực hành trang 130

VẼ SƠ ĐỒ NGUYÊN LÝ MẠCH ĐIỆN

1. Sơ đồ nguyên lý mạch điện



2. Nhận xét và đánh giá bài thực hành: tốt.

CLICK NGAY vào **TẢI VỀ** dưới đây để download giải VBT Công nghệ 8 **Bài 56. Thực Hành : Vẽ sơ đồ nguyên lý mạch điện** ngắn gọn, hay nhất file pdf hoàn toàn miễn phí.